

論文 / 著書情報
Article / Book Information

題目(和文)	TiO ₆ 八面体基酸化物における誘電特性の温度安定性に関する研究
Title(English)	Study on temperature stability of dielectric properties in TiO ₆ octahedra-based oxides
著者(和文)	木村純一
Author(English)	Junichi Kimura
出典(和文)	学位:博士(工学), 学位授与機関:東京工業大学, 報告番号:甲第9822号, 授与年月日:2015年3月26日, 学位の種別:課程博士, 審査員:舟窪 浩,吉本 護,神谷 利夫,笹川 崇男,伊藤 満,山田 智明
Citation(English)	Degree:, Conferring organization: Tokyo Institute of Technology, Report number:甲第9822号, Conferred date:2015/3/26, Degree Type:Course doctor, Examiner:,,,,,
学位種別(和文)	博士論文
Category(English)	Doctoral Thesis
種別(和文)	論文要旨
Type(English)	Summary

論文要旨

THESIS SUMMARY

専攻： Department of	物質科学創造	専攻	申請学位（専攻分野）： Academic Degree Requested	博士 Doctor of	（工学）
学生氏名： Student's Name	木村 純一		指導教員（主）： Academic Advisor(main)	舟窪 浩	
			指導教員（副）： Academic Advisor(sub)	吉本 護	

要旨（和文 2000 字程度）

Thesis Summary (approx.2000 Japanese Characters)

本論文は”Study on temperature stability of dielectric properties in TiO_6 octahedra-based oxides 「 TiO_6 八面体基酸化物における誘電特性の温度安定性に関する研究」”と題して英文で書かれ、全 5 章で構成されている。

本論文では、印加電圧が最大 100V の低電圧印加用電子回路向けとなる比誘電率は高い値を示す一方、比誘電率の温度安定性が低い材料を用いたキャパシタ、並びに印加電圧が最大 3000V の高電圧印加用電子回路向けとなる比誘電率の温度安定性と絶縁性に優れる一方、比誘電率が低い材料を用いたキャパシタといった現在市販されているキャパシタに対して、従来の材料より優れた特性を有し、高温領域まで使用可能なキャパシタ材料について TiO_6 八面体を有する酸化物に着目して探索する研究を行っている。

第 1 章”Introduction”では、研究背景として近年需要が拡大している 400 °C までの高温領域まで使用可能なキャパシタ材料を開発することの必要性について述べている。そしてこれまでのキャパシタ材料について、静電容量密度の値とその温度安定性、および絶縁性に関する問題点を紹介し、本研究の目的を述べている。

第 2 章”Crystal structure and dielectric properties in compositional controlled (111)-oriented $\text{BaTiO}_3\text{-Bi}(\text{Mg}_{0.5}\text{Ti}_{0.5})\text{O}_3\text{-BiFeO}_3$ thin films prepared by chemical solution deposition method”では、低電圧印加用電子回路向けのキャパシタ材料の母組成として広く使用されている BaTiO_3 を用いて、 $\text{Bi}(\text{Mg}_{0.5}\text{Ti}_{0.5})\text{O}_3$ および BiFeO_3 との固溶体薄膜を作製することで、相転移点の高温化と、比誘電率の温度依存性を散漫化させることによって比較的高い比誘電率が広い温度範囲で得ることを試みている。その結果、 $x\text{BaTiO}_3\text{-}0.1\text{Bi}(\text{Mg}_{0.5}\text{Ti}_{0.5})\text{O}_3\text{-}z\text{BiFeO}_3$ 薄膜のうち、室温で擬立方晶相を有する組成である $z/(x+z)$ が 0 から 0.33 の範囲では、安定した比誘電率（410 から 560）と比較的小さな誘電損失($\tan \delta$)の値（ $\tan \delta < 0.2$ ）を室温から 400 °C までの温度範囲で得られることを見出している。

第 3 章”Crystal structure and dielectric properties in (001)-oriented $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ thin films prepared by RF-magnetron sputtering method”では、第 2 章で示した BaTiO_3 基材料の特性を上回る材料の実現のために、結晶構造に異方性を有するピスマス層状構造誘電体の(001)面が、高い比誘電率の温度安定性と絶縁性、さらには薄膜化に伴う比誘電率の劣化が少ないという特長に注目し、ピスマス層状構造誘電体の一つである $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ の(001)配向薄膜に関して電気特性の温度依存性を評価している。(001)配向エピタキシャル $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ 薄膜においては、優れた比誘電率の温度安定性と絶縁性を室温から 500 °C の範囲で示すことを明らかにしている。加えて Si やガラスといった実用基板上に作製した(001)一軸配向 $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ 薄膜では、誘電特性および絶縁特性は(001)面の結晶配向完全性に影響されることを明らかにしている。そして $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ 薄膜が高い(001)配向完全性を示した、Ca-Nb-O 系ナノシート配向制御層上に作製した(001)一軸配向 $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ 薄膜では、膜厚 50nm の薄膜においても比誘電率の膜厚に対する劣化がほとんど観察されず、室温で $4.5 \mu\text{F}/\text{cm}^2$ の静電容量密度が得られるとともに、400 °C まで安定な比誘電率の温度依存性を示すことを明らかにしている。

第 4 章”Crystal structure and dielectric properties for CaTiSiO_5 -based ceramics prepared by solid state reaction method”では、高温領域での高電圧印加用電子回路向けのキャパシタ材料として、現在使用されている CaZrO_3 に匹敵する Q 値（誘電損失の逆数、 ~ 2000 ）とそれを上回る比誘電率（39 $\sim$ 45）、並びに比較的大きなバンドギャップ（4 eV）を示す CaTiSiO_5 に注目し、組成制御による高い比誘電率と高い温度安定性の実現を試みている。作製した CaTiSiO_5 は 500 $\sim$ 600 K の温度領域で小さな比誘電率の温度依存性を示すが、 $\text{Ca}(\text{Ti}_{1-x}\text{Zr}_x)\text{SiO}_5$ を合成することによって高い比誘電率と比誘電率が室温から 500 °C で高い温度安定性を示すことを明らかにしている。 $x = 0.15$ においては、 CaZrO_3 基キャパシタ材料に匹敵する高い絶縁特性（200 °C まで $10^{11} \Omega \cdot \text{cm}$ 以上の値）とそれを上回る比誘電率（室温で 43）およびその高い温度安定性（室温から 500 °C までの静電容量温度係数: $-102 \text{ ppm}/^\circ\text{C}$ ）を示し、同じような Q 値を示す材料の既往の報告値よりも高い比誘電率と比誘電率の温度安定性が得られることを確認している。

第 5 章”Conclusions and prospects”では、本研究の結論と今後の展望をまとめている。

備考：論文要旨は、和文 2000 字と英文 300 語を 1 部ずつ提出するか、もしくは英文 800 語を 1 部提出してください。

Note：Thesis Summary should be submitted in either a copy of 2000 Japanese Characters and 300 Words (English) or 1 copy of 800 Words (English).

注意：論文要旨は、東工大リサーチリポジトリ(T2R2)にてインターネット公表されますので、公表可能な範囲の内容で作成してください。

Attention: Thesis Summary will be published on Tokyo Tech Research Repository Website (T2R2).

論文要旨

THESIS SUMMARY

専攻 : Department of	物質科学創造	専攻	申請学位 (専攻分野) : Academic Degree Requested	博士 Doctor of	(工学)
学生氏名 : Student's Name	木村 純一		指導教員 (主) : Academic Advisor(main)	舟窪 浩	
			指導教員 (副) : Academic Advisor(sub)	吉本 護	

要旨 (英文 300 語程度)

Thesis Summary (approx.300 English Words)

This thesis entitled “Study on temperature stability of dielectric properties in TiO_6 octahedra-based oxides” is written in English, and composed of 5 chapters.

In chapter 1, the author describes the demand of novel high temperature capacitor materials for the inverter circuits etc., and also clarifies the problems of current capacitor materials and objectives of this thesis.

In chapter 2, to achieve the dielectrics having large capacitance and small temperature dependency of capacitance, $\text{BaTiO}_3\text{-Bi}(\text{Mg}_{0.5}\text{Ti}_{0.5})\text{O}_3\text{-BiFeO}_3$ solid solution thin films are prepared and characterized the electrical properties up to elevated temperature to control the phase transition temperature and to relax the temperature dependency of relative dielectric constant (ϵ_r). All films possess a perovskite structure, and the crystal symmetry changes from pseudocubic to rhombohedral. The films with pseudocubic exhibit the stable ϵ_r of 414 – 562 from room temperature up to 400 °C while maintaining the dielectric loss ($\tan \delta$) below 0.2.

In chapter 3, to improve the electrical properties shown in chapter 2, (001)-oriented $\text{CaBi}_4\text{Ti}_4\text{O}_{15}$ thin films are prepared and characterized because this material which is one of Bismuth layer-structured dielectrics possesses the small temperature dependence of capacitance as well as high insulating properties together with small degradation of ϵ_r against film thickness. These films show the less degradation of ϵ_r down to 50 nm, result in the increase of capacitance density up to $4.5\mu\text{F}/\text{cm}^2$, and exhibit the small temperature dependency of capacitance up to 400 °C.

In chapter 4, to achieve the dielectrics having high insulating characteristics and small temperature dependency of capacitance, CaTiSiO_5 -based ceramics are fabricated and characterized because CaTiSiO_5 has comparatively low dielectric loss and wide bandgap. $\text{Ca}(\text{Ti}_{1-x}\text{Zr}_x)\text{SiO}_5$ ($x = 0 \sim 0.5$) ceramics are possible to achieve high ϵ_r and stable temperature properties of capacitance from room temperature to 500 °C. The specimen of $x = 0.15$ shows the high ϵ_r ($\epsilon_r = 43$ at room temperature) and small temperature coefficient of capacitance “TCC” ($TCC = -102 \text{ ppm}/^\circ\text{C}$ in the range from room temperature to 500 °C) together with high resistivity ($10^{11} \Omega \cdot \text{cm}$ above, in the range up to 200 °C) as compared to CaZrO_3 .

Finally, the author describes the conclusions and prospects of this thesis in chapter 5.

備考 : 論文要旨は、和文 2000 字と英文 300 語を 1 部ずつ提出するか、もしくは英文 800 語を 1 部提出してください。

Note : Thesis Summary should be submitted in either a copy of 2000 Japanese Characters and 300 Words (English) or 1copy of 800 Words (English).

注意 : 論文要旨は、東工大リサーチリポジトリ(T2R2)にてインターネット公表されますので、公表可能な範囲の内容で作成してください。

Attention: Thesis Summary will be published on Tokyo Tech Research Repository Website (T2R2).